



государственное автономное учреждение
Калининградской области
профессиональная образовательная организация
«КОЛЛЕДЖ ПРЕДПРИНИМАТЕЛЬСТВА»

ДОКУМЕНТ ПОДПИСАН
ЭЛЕКТРОННОЙ ПОДПИСЬЮ

Сертификат: 7AD4E92E28F8347F58545EB00C15B31C
Владелец: ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ УЧРЕЖДЕНИЕ КАЛИНИНГРАДСКОЙ
ОБЛАСТИ ПРОФЕССИОНАЛЬНАЯ ОБРАЗОВАТЕЛЬНАЯ ОРГАНИЗАЦИЯ "КОЛЛЕДЖ
ПРЕДПРИНИМАТЕЛЬСТВА"
Действителен: с 07.11.2022 до 31.01.2024

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Архитектура аппаратных средств

2023

Рабочая программа учебной дисциплины разработана на основе Федерального государственного стандарта среднего профессионального образования (далее - ФГОС СПО) по специальности **09.02.07 Информационные системы и программирование.**

Организация-разработчик: государственное автономное учреждение Калининградской области профессиональная образовательная организация «Колледж предпринимательства»

Разработчики:

Трофимова Т.Д. - ГАУ КО «Колледж предпринимательства», преподаватель

Рабочая программа учебной дисциплины рассмотрена на заседании отделения общеобразовательных дисциплин. Протокол № 6 от 30.06.2023

СОДЕРЖАНИЕ

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	стр. 4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	8
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	9

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

Архитектура аппаратных средств

1.1. Место дисциплины в структуре программы подготовки специалистов среднего звена:

Учебная дисциплина Архитектура аппаратных средств является обязательной частью общепрофессионального цикла основной профессиональной образовательной программы в соответствии с ФГОС СПО 09.02.07 Информационные системы и программирование.

Учебная дисциплина Архитектура аппаратных средств обеспечивает формирование общих компетенций по всем видам деятельности ФГОС СПО по специальности 09.02.07 Информационные системы и программирование. Особое значение дисциплина имеет при формировании и развитии ОК 03- ОК 06, ОК 09 - ОК 10, ПК 2.4.

1.2 Цель и планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания

Код ПК, ОК	Умения	Знания
ОК 03, ОК 06, ОК 09, ОК 10, ПК 2.4	– определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач; – идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;	– построение цифровых вычислительных систем и их архитектурные особенности; – принципы работы основных логических блоков системы; – параллелизм и конвейеризацию вычислений; – классификацию вычислительных платформ; – принципы вычислений в многопроцессорных и многоядерных системах; – принципы работы кэш-памяти; – повышение производительности многопроцессорных и многоядерных систем энергосберегающие технологии

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Суммарная учебная нагрузка во взаимодействии с преподавателем	40
Объем образовательной программы	38
в том числе:	
теоретическое обучение	14
практические занятия	24
Самостоятельная работа обучающегося (всего)	2
Итоговая аттестация в форме дифференцированного зачета	

2.2. Тематический план и содержание учебной дисциплины Архитектура аппаратных средств

Наименование разделов и тем	Содержание учебного материала, лабораторные и практические работы, самостоятельная работа обучающихся	Объем часов	Осваиваемые компетенции
1	2	3	4
Тема 1.1. Архитектура и принципы построения ЭВМ	Содержание учебного материала		4
	1	Введение. Основные характеристики ЭВМ. Общие принципы построения современных ЭВМ, классификация средств вычислительной техники	2
	2	Функции программного обеспечения	2
Тема 1.2. Функциональная и структурная организация ЭВМ	Содержание учебного материала		10
	1	Внутренняя структура вычислительной машины. Назначение базовых аппаратных средств	2
	2	Организация функционирования ЭВМ с магистральной архитектурой	2
	3	Организация работы ЭВМ при выполнении задания пользователя. Арифметико-логическое устройство (АЛУ). Структура АЛУ Операции, выполняемые над числами с плавающей точкой и фиксированной точкой	2
	4	Центральный процессор. Структура процессора, организация его работы и работы основной памяти Влияние на работу пользователя адресности команд и способы адресации	2
	5	Информационное согласование работы процессора и памяти Микропрограммы.	2
	Практические занятия		8
	1	Работа с базовыми логическими элементами	2
	2	Работа с логическими схемами	2
	3	Формы представления информации в ЭВМ	2
	4	Кодирование числовой информации в ЭВМ	2
Тема 1.3. Организация процессов в ЭВМ и их системах	Содержание учебного материала		8
	1	Оперативная обработка информации. Конвейерная обработка информации. Структура конвейерного сумматора с плавающей точкой	2
	2	Процессоры со многими АЛУ и регистровым файлом. Структура процессора для обработки информации. Матричные ОКМД-процессоры	2

	3	Классификация параллельных быстродействующих компьютеров неймановского типа по числу потоков команд и данных	2	
	4	Назначение и области применения вычислительных систем. Многопроцессорные и многомашинные вычислительные системы. Классификация и архитектура вычислительных систем	2	
	Практические занятия		8	
	1	Составление архитектур открытого и закрытого типа	2	
	2	Номенклатура комплектующих компьютеров. Критерии классификация компьютеров.	2	
	3	Подбор комплектующих ПК в соответствии с классификацией компьютеров.	2	
	4	Сборка и разборка ПК, составление конфигурации. Проверка работоспособности. Дифференцированный зачёт по дисциплине	2	
	Самостоятельная работа обучающихся Линейные и нелинейные участки программ		2	
Всего:			40	

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к минимальному материально-техническому обеспечению

Реализация программы дисциплины требует наличия учебного кабинета: Лаборатории вычислительной техники, архитектуры персонального компьютера и периферийных устройств.

Оборудование учебного кабинета:

- посадочные места по количеству обучающихся;
- рабочее место преподавателя;
- комплект учебно-наглядных пособий

Технические средства обучения:

- компьютер с лицензионным программным обеспечением,
- мультимедиа проектор
- обучающие видеофильмы
- программное обеспечение общего и профессионального назначения.

3.2. Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы

Основные источники:

1. Н.В. Максимов, Т.Л. Партыка, И.И Попов Архитектура ЭВМ и вычислительных систем, учебник, М : «Форум» 2022, стр.511
2. С.В. Киселев, С.В.Алексахин, А.В.Остроух Аппаратные средства персонального компьютера: учебное пособие/ М: Издательский центр «Академия» 2021, 64 стр.
3. О.В. Подгорнова Математические и логические основы ЭВМ, учебник для СПО М: Издательский центр «Академия» 2020. 224 стр.

Дополнительные источники:

1. Гук М.Ю. «Аппаратные средства IBM PC». Энциклопедия,-2е издание- СПб. 2022 г.
2. В.Н. Аверин «Компьютерная инженерная графика»-2е издание. - Издательский центр «Академия» 2022 г.
3. А.В. Могилев, Н.И. Пак, Е.К. Хеннер «Информатика»-5е издание- Издательский центр «Академия» 2020 г.

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения дисциплины осуществляется преподавателем в процессе проведения семинарских занятий, тестирования, реферативной работы, составления конспектов.

Результаты обучения	Критерии оценки	Формы и методы контроля и оценки
уметь: - определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач; - идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;	Умения проводить классификацию информации по видам тайны и степени секретности, основных угроз информации в профессиональной деятельности	Экспертная оценка на практическом занятии Тестирование Компьютерное тестирование на знание терминологии по теме; Самостоятельная работа. Защита реферата Семинар Итоговая аттестация в форме дифференцированного зачета
знать: - построение цифровых вычислительных систем и их архитектурные особенности; - принципы работы основных логических блоков системы; - параллелизм и конвейеризацию вычислений; - классификацию вычислительных платформ; - принципы вычислений в многопроцессорных и многоядерных системах; - принципы работы кэш-памяти;	Демонстрация знаний по курсу «Архитектура аппаратных средств» в повседневной и профессиональной деятельности.	Экспертная оценка на практическом занятии Тестирование Компьютерное тестирование на знание терминологии по теме; Самостоятельная работа. Защита реферата Семинар Итоговая аттестация в форме дифференцированного зачета

повышение производительности многопроцессорных и многоядерных систем энергосберегающие технологии		
--	--	--